

**PROCESSO SELETIVO SIMPLIFICADO
SELEÇÃO DE BOLSISTAS**

RESULTADO FINAL DO EDITAL 01/2024 - COSINF/RE/IFRN

O Coordenador da **Cooperação IFRN-IFS: SUAP como ferramenta de melhoria dos processos de gestão acadêmica e administrativa**, no uso de suas atribuições delegadas pelo projeto aprovado pelo Parecer N° 6/2023 - PROEX/RE/IFRN e Ata da reunião de 21.09.2023 - Caeped-RE, torna público o Resultado final para as vagas de Design de Produtos Digitais e Redes de Computadores, referente ao Edital de Abertura n° 01/2024 - COSINF/RE/IFRN:

| Matrícula | Área selecionada | Classificação |
|------------------|-----------------------------|----------------------|
| 20221128070047 | Design de Produtos Digitais | 1° |
| 20221128070018 | Design de Produtos Digitais | Ausente |
| 20221128070013 | Design de Produtos Digitais | Ausente |
| 20221128070051 | Design de Produtos Digitais | 5° |
| 20221128070007 | Design de Produtos Digitais | Ausente |
| 20232158060019 | Design de Produtos Digitais | 4° |
| 20221128070054 | Design de Produtos Digitais | 2° |
| 20232014040013 | Design de Produtos Digitais | 3° |

| Matrícula | Área selecionada | Classificação |
|------------------|-------------------------|----------------------|
| 20232164050002 | Redes de Computadores | 3° |
| 20232014050001 | Redes de Computadores | 7° |
| 20232014050042 | Redes de Computadores | 8° |
| 20232144030031 | Redes de Computadores | 9° |
| 20232144030015 | Redes de Computadores | 11° |
| 20231014050030 | Redes de Computadores | 13° |
| 20201148060024 | Redes de Computadores | Ausente |
| 20231164050020 | Redes de Computadores | 2° |
| 20221144010017 | Redes de Computadores | Ausente |
| 20232014050040 | Redes de Computadores | 6° |
| 20221144010075 | Redes de Computadores | Ausente |
| 20232158060077 | Redes de Computadores | 12° |
| 20232158060049 | Redes de Computadores | Ausente |
| 20221014050036 | Redes de Computadores | 10° |
| 20231014050015 | Redes de Computadores | 4° |
| 20211014040040 | Redes de Computadores | 1° |
| 20231014050023 | Redes de Computadores | 5° |

Eriton de Barros Farias
Coordenador do projeto